ELECTRONIC CONTROLLER HAVING FLOATING POINT ARITHMETIC **FUNCTION**

Patent Number:

JP2001195233

Publication date:

2001-07-19

Inventor(s):

YANO MASATO: KAWAI MITSUHIRO

Applicant(s):

DENSO CORP

Requested Patent:

☐ <u>JP2001195233</u>

Application Number: JP20000002660 20000111

Priority Number(s):

IPC Classification: G06F7/00; F02D45/00

EC Classification:

Equivalents:

Abstract

PROBLEM TO BE SOLVED: To reduce an arithmetic load in an electronic controller for dealing the same data constituted of two formats, that is, a fixed point format and a floating point format. SOLUTION: A microcomputer 11 in an engine control ECU 10 is provided with a CPU 12, an RAM 13. an ROM 14, an FPU(floating point arithmetic processor) 15, and an I/O 16. The FPU 15 executes an arithmetic operation in a floating point format, and the CPU 12 executes an arithmetic operation in a format other than the floating point format. The RAM 13 is provided with a storage area for storing fixed point type hot water data, intake air content data, and number of rotation data and a storage area for storing floating point type hot water data, intake air content data, and number of rotation data. The CPU 12 calculates the floating point type data based on a sensor detection value, and converts the floating point type data into the fixed point type data, and stores each data in the RAM 13. Also, the CPU 12 refers to the floating point type data from the storage area of the floating point type data as necessary.

Data supplied from the esp@cenet database - 12



THIS PAGE BLANK (USPTO)

(19) 日本国特許庁 (JP)

(12)公開特許公報 (A)

(11)特許出顧公開番号 特開2001-195233

(P2001-195233A) (43)公開日 平成13年7月19日(2001.7.19)

(51) Int. Cl. 1 織別記号 FI (会会) G06F 7/00 F02D 45/00 376 B 3G084 F02D 45/00 376 G06F 7/00 5B022 101

> 審査請求 未請求 請求項の数6 OL (全6頁)

(21)出願番号 特願2000-2660(P2000-2660) (71)出顧人 000004260 株式会社デンソー (22) 出題日 平成12年1月11日(2000.1.11) 爱知県刈谷市昭和町1丁目1番地 (72) 発明者 矢野 正人 愛知県刈谷市昭和町1丁目1番地 株式会 社デンソー内 (72) 発明者 荷合 光浩 愛知県刈谷市昭和町1丁目1番地 株式会 社デンソー内 (74)代理人 100068755 弁理士 恩田 博宣

最終質に続く

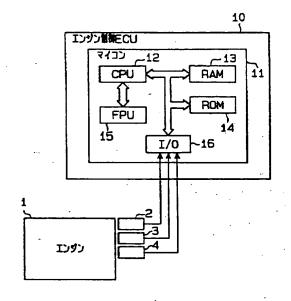
(外1名)

(54) 【発明の名称】浮動小数点演算機能を有した電子制御装置

(57)【要約】

【課題】固定小数点と浮動小数点との2つの形式からな る同一データを扱う電子制御装置において、演算負荷の 軽減を図る。

【解決手段】エンジン制御ECU10内のマイコン11 はCPU12、RAM13、ROM14、FPU (浮動 小数点演算プロセッサ) 15、I/O16を備える。F PU15は浮動小数点形式の演算を実施し、CPU12 は浮動小数点形式以外の演算を実施する。RAM13 は、各々固定小数点型の水温データ、吸入空気量デー タ、回転数データを格納する記憶領域と、各々浮動小数 点型の水塩データ、吸入空気量データ、回転数データを 格納する記憶領域とを持つ。CPU12は、センサ検出 値を基に浮動小数点型データを算出した後、浮動小数点 型データを固定小数点型データに型変換し、それら各デ -タをRAM13に格納する。また、CPU12は、浮 動小数点型データの配憶領域より浮動小数点型データを 適宜参照する。



10

【特許請求の範囲】

【請求項1】浮動小数点型データを演算するための浮動 小数点演算機能を有し、所定の制御プログラムに従い各 種制御を実施するマイクロコンピュータを備えた電子制 御装置において、

固定小数点と浮動小数点との2つの形式を要する同一デ 一夕に関して、メモリに浮動小数点型データの記憶領域 を予め設けておき、マイクロコンピュータは、前記浮動 小数点型データの記憶領域より浮動小数点型データを参 照することを特徴とする電子制御装置。

【請求項2】同一のメモリに固定小数点用と浮動小数点 用の2つの記憶領域を設定しておく請求項1に記載の電 子制御装骨

【請求項3】マイクロコンピュータは、固定小数点と浮 動小数点との2つの形式を要する同一データに関して何 れか一方の値を求めた後、型変換により他方の値を求 め、これら求めた各値をそれぞれ該当する記憶領域に格 納する請求項1又は2に記載の電子制御装置。

【請求項4】請求項3に記載の電子制御装置において、 タを固定小数点型データに変換する電子制御装置。

【請求項5】請求項3又は4に記載の電子制御装置にお いて

固定小数点と浮動小数点との型変換を行う際に、少なく ともその型変換の開始から終了までの期間で割り込みを 禁止する電子制御装置。

【請求項6】固定小数点と浮動小数点との2つの形式を 持つ同一データを、処理の要求精度に応じて使い分ける 請求項1~5の何れかに記載の電子制御装置。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は、浮動小数点演算機 能を備えた電子制御装置に関するものである。

[00021

【従来の技術】一般に、自動車のエンジン制御などに適 用される電子制御装置(ECU)では、従来より固定小 数点型データを用いて各種演算を実施していたが、近年 では浮動小数点演算プロセッサ(FPU:Floating-Poi nt Unit)の導入により、浮動小数点型データによる演 算が実施できるようになった。浮動小数点型データによ 40 れば、固定小数点型データに比べて非常に細かい精度で 漢算結果が得られる。

【0003】また、浮動小数点演算を導入した電子制御 装置において、固定小数点型データと浮動小数点型デー タとが共に存在する場合、固定小数点型データを参照し て浮動小数点演算に用いるには、(1)固定小数点型の RAM値を浮動小数点型へ型変換する、(2) 前記型変 換した浮動小数点型データを参照し、浮動小数点演算を 行う、といった手順が実施される。

[0004]

【発明が解決しようとする課題】しかしながら、上記従 来の技術では、浮動小数点演算に際して固定小数点型デ 一夕の参照箇所が多数存在すると、型変換のためのロジ ックが増加する。それ故、制御プログラムが増えてRO M(フラッシュメモリ)のデータ量が増加したり、マイ クロコンピュータの演算負荷が増加してパフォーマンス が低下したりするという問題を招く。

. 2

【0005】本発明の電子制御装置は、上記問題に着目 してなされたものであって、固定小数点と浮動小数点と の2つの形式からなる間ーデータを扱う電子制御装置に おいて、演算負荷の軽減を図ることを目的とする。

100061

【課題を解決するための手段】請求項1に記載の電子制 御装置では、固定小数点と浮動小数点との2つの形式を 要する同一データに関して、メモリに浮動小数点型デー タの記憶領域を予め設けておき、マイクロコンピュータ は、前記浮動小数点型データの記憶領域より浮動小数点 型データを参照する。

【0007】要するに、固定小数点のメモリ値を浮動小 浮動小数点型データを先に求め、その浮動小数点型デー 20 数点へ型変換し、その型変換した浮動小数点型データを 参照して浮動小数点演算を行うといった従来装置と比べ ると、本発明では、データ参照の都度、型変換する必要 がないので、浮動小数点型データ参照のためのロジック が大幅に削減される。従って、固定小数点と浮動小数点 との2つの形式からなる同一データを扱う電子制御装置 において、演算負荷の軽減を図ることができる。

> 【0008】請求項2に記載の発明では、同一のメモリ に固定小数点用と浮動小数点用の2つの記憶領域を設定 しておくので、このメモリを用いて適正なる浮動小数点 演算が実施できる。

> 【0009】請求項3に記載の発明では、マイクロコン ピュータは、固定小数点と浮動小数点との2つの形式を 要する同一データに関して何れか一方の値を求めた後、 型変換により他方の値を求め、これら求めた各値をそれ ぞれ該当する記憶領域に格納する。

【0010】本構成によれば、固定小数点と浮動小数点 との2つのデータが順次求められ、記憶領域に個別に格 納されるので、各値を参照する際には各々の記憶領域に 直接アクセスすれば良い。従って、参照する数値が固定 小数点と浮動小数点の何れであっても、負荷の増大を招 くことなく処理が実施できる。

【0011】請求項4に記載の発明では、浮動小数点型 データを先に求め、その浮動小数点型データを固定小数 点型データに変換するので、その逆に固定小数点型デー タを先に求める構成と比べて浮動小数点型データの精度 が向上する。

【0012】請求項5に記載の発明では、固定小数点と 浮動小数点との型変換を行う際に、少なくともその型変 換の開始から終了までの期間で割り込みを禁止するの

で、その型変換の途中で固定小数点と浮動小数点の何れ

(3)

か一方が参照される(読み出される)ことはない。従っ て、参照される固定小数点型データと浮動小数点型デー タとが不一致となるといった不都合が回避される。

【0013】請求項6に記載の発明では、固定小数点と 浮動小数点との2つの形式を持つ同一データを、処理の 要求精度に応じて使い分けるので、各種処理の要求精度 を満たしつつ、処理負荷を軽減することができる。

[0014]

【発明の実施の形態】以下、この発明を具体化した一実 施の形態を図面に従って説明する。図1は、エンジン制 10 御システムの概略を示すブロック図である。本システム において、車載エンジン1は、例えばガソリン噴射式の 多気筒内燃機関として構成される。

【0015】エンジン制御ECU10はマイクロコンピ ュータ(以下、マイコンという)11を備え、同マイコ ン11はCPU12、RAM13、ROM14、FPU (浮動小数点演算プロセッサ) 15、I/O (入出力装 置)16を備える。ここで、FPU15は浮動小数点形 式の演算を実施し、CPU12は浮動小数点形式以外の 演算を実施する。 [/O16には周知のA/D変換器が 20 含まれる。

【0016】 ECU10には、エンジン1に設けられた センサ群からエンジン運転状態を表す各種情報が入力さ れる。センサ群は、例えば冷却水温を検出するための水 温センサ 2、吸入空気量を検出するためのエアフロメー タ(吸入空気量センサ)3、エンジン回転数を検出する ための回転数センサ4などからなる。そして、ECU1 0は、前記入力されるセンサ信号を基に、図示しないイ ンジェクタによる燃料噴射の制御や燃料ガスのパージ制 御などを実施する。

【OO17】FPU15により演算される浮動小数点型 データは、例えば【EEE754規格に従い構成され、 図2に示されるようにその内訳として、1ビットの符号 部と、8ビットの指数部と、23ビットの仮数部とを有 する。こうして仮数部が23ビットで構成される4バイ ト (単精度記憶形式) の浮動小数点型データの場合、7 桁の分解能 (0.0000001 の分解能) を持つ。

【0018】一方、図3 (a) にはRAM13の構成例 を示し、図3(b)にはRAM13に格納される水温、 吸入空気量、エンジン回転数の各値の形態を示す。図3 (a) から分かるように、RAM13は、制御用RAM 領域とスタック領域とに大別される。制御用RAM領域 は、固定小数点型の水温データTWを格納する1パイト RAMと、各々固定小数点型の吸入空気量データGA。 回転数データNEを格納する2パイトRAMと、各々浮 動小数点型の水温データtw,吸入空気量データga, 回転数データneを格納する4パイトRAMとに区分さ れる。因みに、固定小数点型データはLSBとオフセッ トにより実値が表現されるのに対して、浮動小数点型デ ータにはLSB, オフセットの概念はなく、浮動小教表 50°【0027】上記図4及び図5処理では、浮動小教点型

現される値が実値を示す。

【0019】本実施の形態では、上述の如く水温、吸入 空気量、回転数など、間一データで固定小数点と浮動小 数点とが共に存在する場合において、各種センサ2~4 の検出結果を基に浮動小数点型データを算出し、その 後、浮動小数点型データを固定小数点型データに型変換 する。そして、それら各データをRAM13に格納して おくこととする。以下には、CPU12により実行され る各種処理を、図4~図7の各フローチャートに従い詳 しく説明する。

【0020】図4は、浮動小数点の吸入空気量データg a と固定小数点の吸入空気量データGAとを算出する手 順を示すフローチャートであり、同処理はCPU12に より例えば2ms周期で実行される。

【0021】図4において、先ずステップ101では、 エアフロメータ3の検出値(電圧値)をA/D変換し、 続くステップ102では割り込みを禁止する。その後、 ステップ103では、吸入空気量A/D値をテーブル補 間し、続くステップ104では、前記補間値を浮動小数 点の吸入空気量データgaとして、該当するRAM領域 に格納する。

【0022】その後、ステップ105では、浮動小数点 から固定小数点への型変換を行い、ステップ106で は、上記型変換した値を固定小数点の吸入空気量データ GAとして、該当するRAM領域に格納する。その後、 ステップ107では、割り込み禁止を解除し、本処理を 一旦終了する。

【0023】また、図5は、浮動小数点の回転数データ n e と固定小数点の回転数データNEとを算出する手順 を示すフローチャートであり、同処理はCPU12によ り例えば30° CA周期で実行される。

【0024】図5において、先ずステップ201では、 回転数センサ4から出力される回転パルスに基づいて3 0° CA間の所要時間T30を求め、続くステップ20 2では割り込みを禁止する。その後、ステップ203で は、前記求めた所要時間 T30を用いて浮動小数点の回 転数データneを算出し (ne=1sec/T30/1 2 * 6 0)、それを該当するRAM領域に格納する。

【0025】その後、ステップ204では、浮動小数点 から固定小数点への型変換を行い、ステップ205で は、上記型変換した値を固定小数点の回転数データNE として、該当するRAM領域に格納する。更にその後、 ステップ206では、割り込み禁止を解除し、本処理を 一旦終了する。

【0026】因みに、水塩データ等、他のデータについ ても必要に応じ、前配図4などの処理に準じて浮動小数 点型データと固定小数点型データとが算出される。但 し、その違いは演算周期のみ(水温算出は、256mg 周期)であるのでここでは図示及び説明を省略する。

データが更新されてから固定小数点型データが更新され るまでの期間において割り込みが禁止されるので、その 期間内に何れかのデータが参照されても、浮動小数点と 固定小数点の両データが相違し不一致となることが防止 される。

【0028】次いで、浮動小数点から固定小数点への変 換の手順を図6のフローチャートを用いて説明する。先 ずステップ301では、浮動小数点型データから所定の オフセット値(例えば、水温データでは-40)を減算 をwork値とする。この処理により、浮動小数点型デ 一夕が型変換されて固定小数点型データが算出される。 【0029】その後、work値が固定小数点型データ における最大値maxを超えれば、work値が最大値 maxでガードされる (ステップ302, 303)。ま た、work値が固定小数点型データにおける最小値m inを下回れば、work値が最小値minでガードさ れる (ステップ304, 305)。 最後にステップ30 6 では、上記の如く求めたwork値を固定小数点型デ

【0030】一方、図7は、一回転当たりの吸入空気量 gnを算出する手順を事例に、固定小数点型データと浮 動小数点型データとの使い分け例を示すフローチャート である。

一夕とする。

【0031】ステップ401では、エンジン1の回転域 を判別する。このとき、固定小数点の回転数データNE を用い、NE>200rpmであるか否かを判別する。 始動直後等においてNE≦200rpmであれば、ステ ップ402に進み、gn値を固定値cとする。つまり、 定値とする。また、NE>200rpmの場合、ステッ プ403に進み、浮動小数点の吸入空気量データgaと 回転数データneとを用いてgn値を算出する。

【0032】要するに、始動直後かどうかを判断するた めの回転数データの精度は粗くても良いため、ステップ 401では固定小数点型データを使い、演算負荷(RO M) の削減を図る。また、通常運転時は精度の良いgn 値が要求されるため、浮動小数点型データを使ってgn 値を正確に算出する。

【0033】以上詳述した本実施の形態によれば、以下 40 に示す効果が得られる。

(イ) RAM13に浮動小数点型データの記憶領域を予 め設けておき、浮動小数点型データの記憶領域よりCP U12が浮動小数点型データを参照するので、固定小数 点から浮動小数点へ型変換し、その型変換した浮動小数 点型データを参照して浮動小数点演算を行うといった従 来装置と比べると、データ参照毎に型変換する必要がな く、浮動小数点型データ参照のためのロジックが大幅に 削減される。従って、固定小数点と浮動小数点との2つ の形式からなる同一データを扱う電子制御装置におい

て、演算負荷の軽減を図ることができる。特に本構成 は、浮動小数点型データの参照箇所が多数存在する場合 に有用であると含える。

【0034】(ロ) 同一のRAM13に固定小数点用と 浮動小数点用の2つの記憶領域を設定しておくので、こ のRAMデータを用いて適正なる浮動小数点演算が実施 できる。

【0035】(ハ) 浮動小数点型データを求めた後、型 変換により固定小数点型データを求め、これら求めた各 し、その差をLSBで除算する。そして、その演算結果 10 データをそれぞれ該当するRAM領域に個別に格納する ので、各データを参照する際には各々のRAM領域に直 接アクセスすれば良い。従って、参照する数値が固定小 数点と浮動小数点の何れであっても、負荷の増大を招く ことなく処理が実施できる。特に、浮動小数点型データ を先に求め、その後、固定小数点型データへの型変換を 行うので、その逆に固定小数点型データを先に求める構 成と比べて浮動小数点型データの精度が向上する。

【0036】(二)固定小数点と浮動小数点との型変換 を行う際に、その型変換の開始から終了までの期間で割 20 り込みを禁止するので、その型変換の途中で固定小数点 と浮動小数点の何れか一方が参照される(読み出され る) ことはない。従って、参照される固定小数点型デー タと浮動小数点型データとが不一致となるといった不都 合が回避される。

【0037】(ホ) 固定小数点と浮動小数点との2つの 形式を持つ同一データを、図7の如く処理の要求精度に 応じて使い分けるので、各種処理の要求精度を満たしつ つ、処理負荷の軽減を図ることができる。

【0038】なお本発明は、上記以外に次の形態にて実 始動直後は回転数データが不正確であるため、gn=固 30 現できる。上記実施の形態では、図4及び図5の処理に おいて、浮動小数点型データを先に求め、その後、浮動 小数点型データを型変換して固定小数点型データを求め たが、その順序を逆にして実現しても良い。

> 【0039】上記実施の形態では、単精度記憶形式の浮 動小数点型データを扱う電子制御装置(ECU)につい て例示したが、倍精度記憶形式の浮動小数点型データを 扱う電子制御装置にも適用できる。

【図面の簡単な説明】

【図1】発明の実施の形態におけるエンジン制御システ ムの概略を示すブロック図。

【図2】浮動小数点型データの構成を示す図。

【図3】RAMの構成例を示す図。

【図4】吸入空気量の算出手順を示すフローチャート。

【図 5】エンジン回転数の算出手順を示すフローチャー ŀ.

【図6】型変換の手順を示すフローチャート。

【図7】吸入空気量gnの算出手順を示すフローチャー

【符号の説明】

1…エンジン、10…エンジン制御ECU(電子制御装

BEST AVAILABLE COPY

(5) 特朗2001-195233 置)、11…マイコン、12…CPU、13…RAM サ)。 (メモリ)、15…FPU (浮動小数点演算プロセッ [図1] 【図2】 [図4] 3130 2ms€ (8ビット) エンダン制度CU START CPU RAM エアフロメータ側の A/D登集 **4728年** ~ 102 【図5】 I/O 30° CA€ ●人生大量A/口●の デーブルを開 START ga+#R# T30+30" CAME ~ 201 エンダン 洋海小会信を 開定小会信に支充 202~ 本集6任(書 ne+isec/T30/12±60~203 GA+\$\$€ ~105 第5万分 情報 - 【図3】 ENO. (a) NE+114 ~205 MARHYNÍ 部923本無難 END MAGE MARHYNS MARITNE 【囡7】 START 4MT FRAM スタック領域 NE>200rpm?> gn=ga/ (ne/50) gn=c (日文化) (b)

ENO

智定小社点

L\$8 (960/250) t

50/256 rpa

1729H

-40

٥

tw (4)

ga (4)

ne (4)

LSB ATER

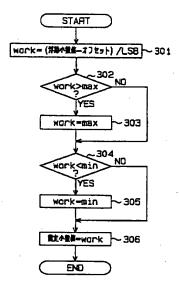
概期

TW (1)

1968 NE (2)

€A.211 GA (2) (200/62535ig/sec





フロントページの続き

F ターム(参考) 3G084 DA04 DA13 EB02 EB07 FA07 FA20 FA33 5B022 AA00 BA01 BA02 DA04 FA01 FA07